

**NORME
INTERNATIONALE
INTERNATIONAL
STANDARD**

**CEI
IEC**

60115-6

QC 400400
1983

AMENDEMENT 1
AMENDMENT 1

1987-02

Amendement 1

**Résistances fixes utilisées dans les équipements
électroniques**

**Sixième partie:
Spécification intermédiaire: Réseaux de résistances
fixes à résistances mesurables individuellement**

Amendment 1

Fixed resistors for use in electronic equipment

**Part 6:
Sectional specification: Fixed resistor networks
with individually measurable resistors**

© IEC 1987 Droits de reproduction réservés — Copyright - all rights reserved

International Electrotechnical Commission

Telefax: +41 22 919 0300

3, rue de Varembeé Geneva, Switzerland

e-mail: inmail@iec.ch

IEC web site <http://www.iec.ch>



Commission Electrotechnique Internationale
International Electrotechnical Commission
Международная Электротехническая Комиссия

CODE PRIX
PRICE CODE

C

*Pour prix, voir catalogue en vigueur
For price, see current catalogue*

PRÉFACE

La présente modification a été établie par le Comité d'Etudes N° 40 de la CEI: Condensateurs et résistances pour équipements électroniques.

Le texte de cette modification est issu des documents suivants:

Règle des Six Mois	Rapport de vote
40(BC)606	40(BC)648

Pour de plus amples renseignements, consulter le rapport de vote mentionné dans le tableau ci-dessus.

Le numéro QC qui figure sur la page de couverture de la présente publication est le numéro de spécification dans le système CEI d'assurance de la qualité des composants électroniques (IECQ).

Page 2

Ajouter après la Section Trois:

ANNEXE A — Schémas normalisés et identification des sorties pour réseaux de résistances fixes 34

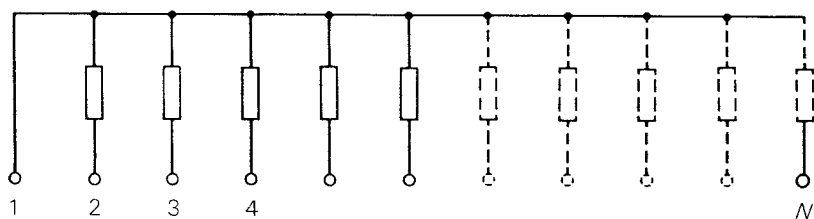
Page 34

Ajouter le texte suivant:

ANNEXE A

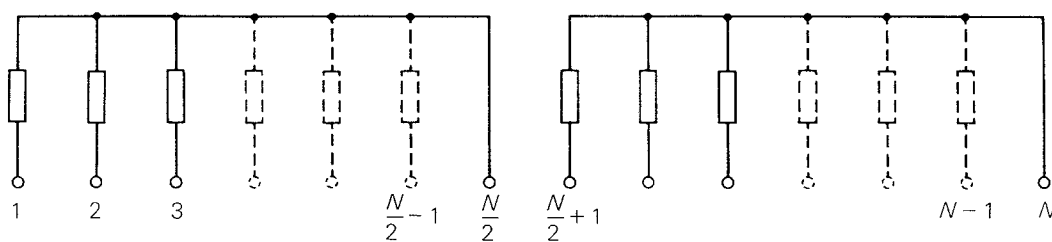
SCHÉMAS NORMALISÉS ET IDENTIFICATION DES SORTIES POUR RÉSEAUX DE RÉSISTANCES FIXES

A1. Schémas pour les configurations «Simple en ligne»:



077/87

SCHÉMA C



078/87

SCHÉMA D

N = nombre de sorties.

PREFACE

This amendment has been prepared by IEC Technical Committee No. 40: Capacitors and Resistors for Electronic Equipment.

The text of this amendment is based upon the following documents:

Six Months' Rule	Report on Voting
40(CO)606	40(CO)648

Further information can be found in the relevant Report on Voting indicated in the table above.

The QC number that appears on the front cover of this publication is the specification number in the IEC Quality Assessment System for Electronic Components (IECQ).

Page 3

Add after Section Three:

APPENDIX A — Standardized schematic diagrams and pin identifications for fixed resistor networks	35
--	----

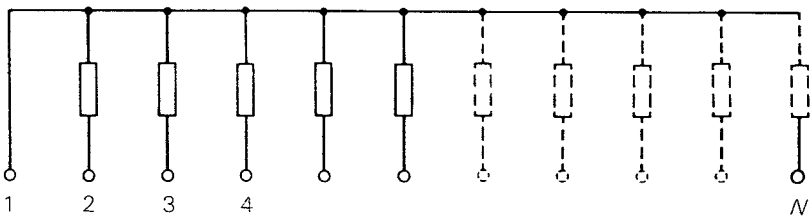
Page 35

Include the following text:

APPENDIX A

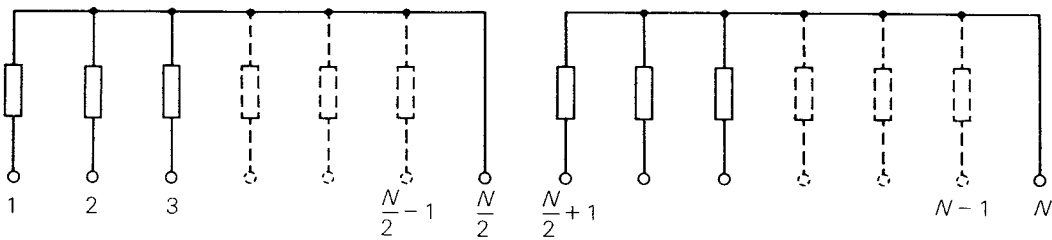
STANDARDIZED SCHEMATIC DIAGRAMS AND PIN IDENTIFICATIONS FOR FIXED RESISTOR NETWORKS

A1. Diagrams for “Single-In-Line” configurations:



077/87

DIAGRAM C



078/87

DIAGRAM D

N = number of terminations.

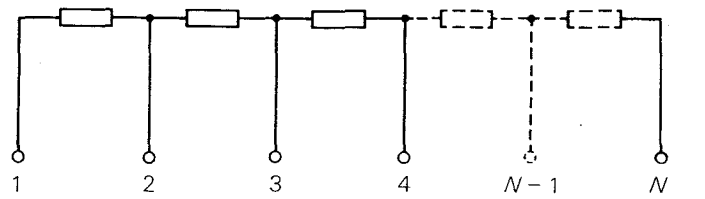


SCHÉMA
DIAGRAM F

079/87

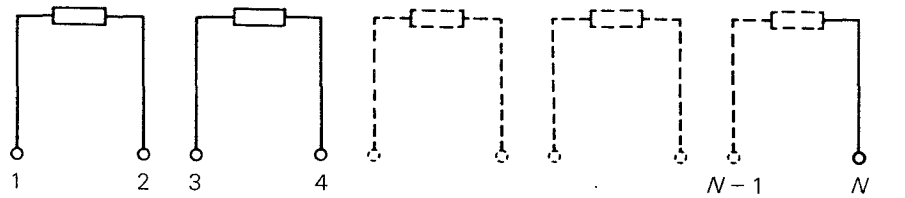


SCHÉMA
DIAGRAM G

080/87

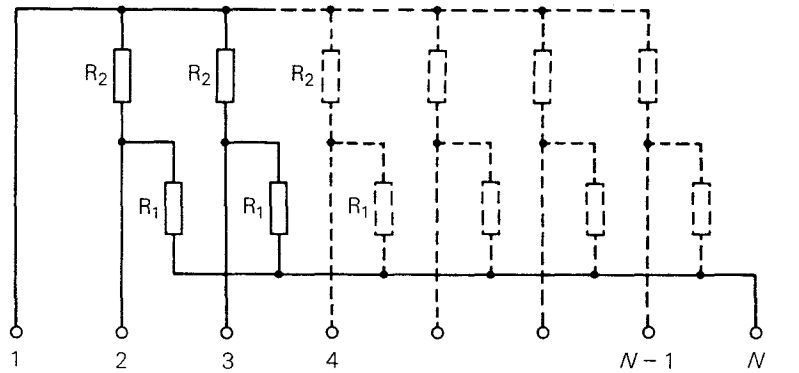


SCHÉMA
DIAGRAM H

081/87

A2. Schémas pour les configurations «Double en ligne» et «Boîtier plat»:
Diagrams for "Dual-In-Line" and "Flat Pack" configurations:

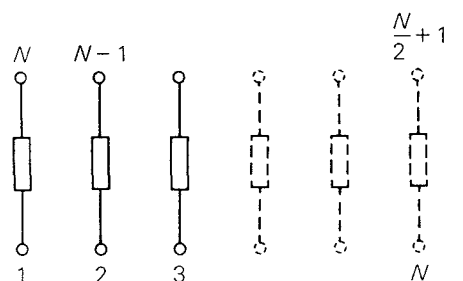


SCHÉMA
DIAGRAM A

082/87

N = nombre de sorties
number of terminations

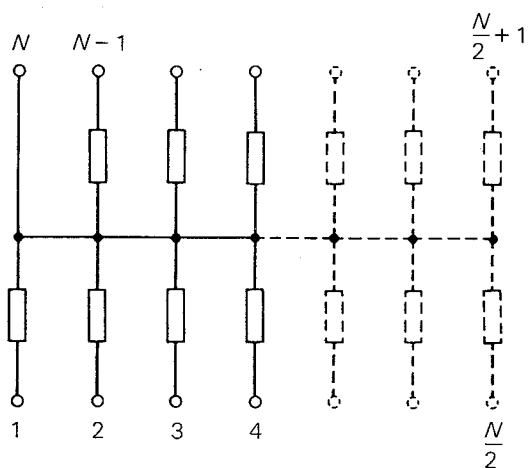


SCHÉMA
DIAGRAM B

083/87

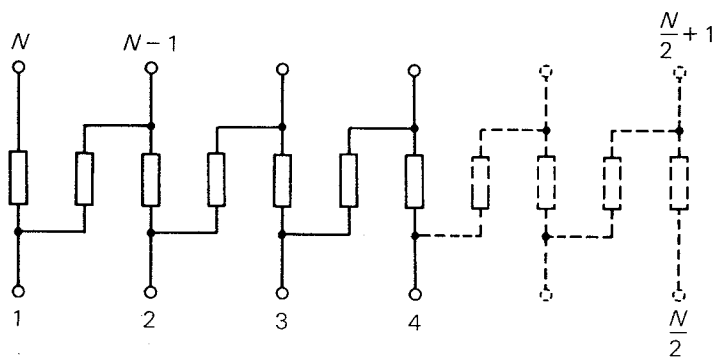


SCHÉMA
DIAGRAM E

084/87

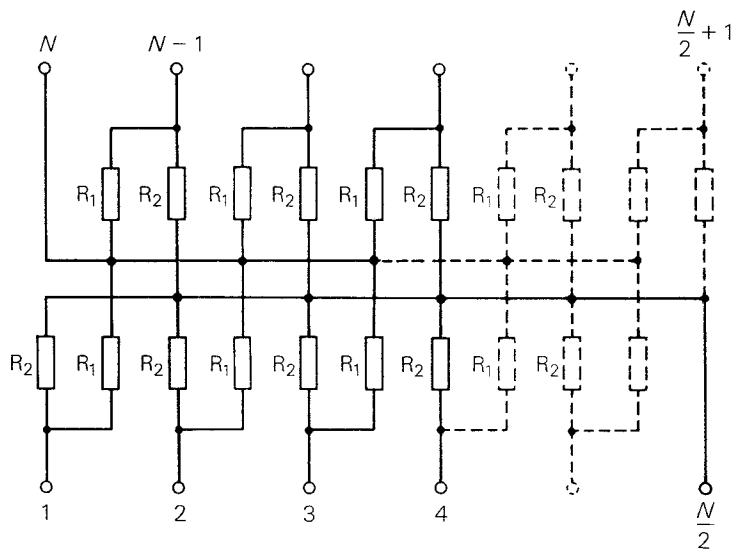


SCHÉMA
DIAGRAM J

085/87

N = nombre de sorties
number of terminations

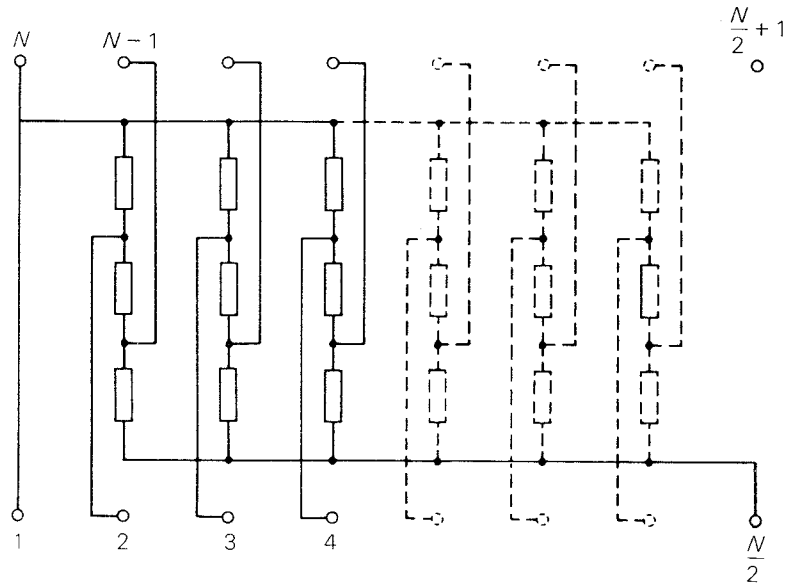


SCHÉMA
DIAGRAM K

086/87

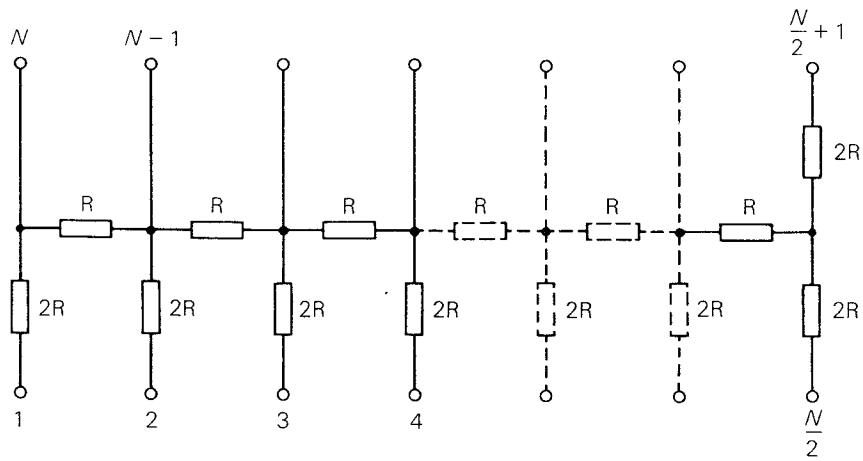


SCHÉMA
DIAGRAM L

087/87

N = nombre de sorties
number of terminations

ICS 31.040.10
